



El presidente del CSIC subraya el buen papel de Salamanca en investigación

Emilio Lora-Tamayo destaca el trabajo de la institución académica en el campo de la Electrónica y augura “avances sustanciales” en el terreno de la nanominiaturización

J.Á.M. | SALAMANCA

El presidente del Consejo Superior de Investigaciones Científicas (CSIC), Emilio Lora-Tamayo, subrayó ayer en Salamanca el papel destacado que la Universidad viene desarrollando en determinados campos de la investigación y alabó de manera especial los trabajos que está realizando en el terreno de la electrónica. “En esta Universidad y muy especialmente en el departamento de Física Aplicada se trabaja en campos que seguramente pueden dar lugar a avances sustanciales en el terreno de la micro y nanominiaturización”, afirmó el presidente del CSIC, quien confirmó que Salamanca es hoy en día “punto de referencia” en España en este sector.

Con la mente puesta en todo el territorio nacional, Lora-Tamayo reconoció que España tiene que trabajar mucho para ser puntera en este campo. “Por el momento no estamos perdiendo la carrera; de ahí a decir que seamos punteros hay un trecho. Es en eso en lo que tenemos que trabajar”, apostilló.

El presidente del Consejo Superior de Investigaciones Científicas realizó estas declaraciones durante su participación en el homenaje póstumo que la Universidad de Salamanca, a propuesta del Departamento de Física Aplicada, rindió al profesor Daniel Pardo —fallecido en 2013—, considerado como el gran impulsor de los estudios de Física en la Universidad de Salamanca. Por este motivo, los laboratorios de la sección de Nanoelectrónica del Edificio I+D+i pasan a denominarse “Laboratorios Daniel Pardo”.

Fue en este contexto en el que el presidente del CSIC desgarnó su vinculación con el homenajeado y analizó a través de una ponencia el presente y el futuro de los dispositivos de almacenamiento electrónico de la información. En este sentido, Lora-Tamayo reconoció que el ser humano siempre ha buscado guardar cada vez más información en el menor volumen posible y que el gran salto se produce con la aparición de la electrónica. Y en este camino sigue, donde son “las nuevas tecnologías de micro y nano las que se llevan la palma”. Por eso, pasar a dispositivos cada vez más pequeños donde la unidad de información necesite menos superficie es el desafío que tenemos”, sentenció el presidente del CSIC.

En la actualidad ya existen circuitos de siete nanómetros de tamaño y el gran reto es seguir disminuyendo el volumen y aumentando la capacidad de almacenamiento, “para eso es necesario encontrar dispositivos que no se calienten y que sigan siendo baratos, rápidos y eficientes”, concluyó Emilio Lora-Tamayo.



Intervención de Emilio Lora-Tamayo, presidente del CSIC, durante el homenaje a Daniel Pardo. | FOTOS: Ó. GARCÍA